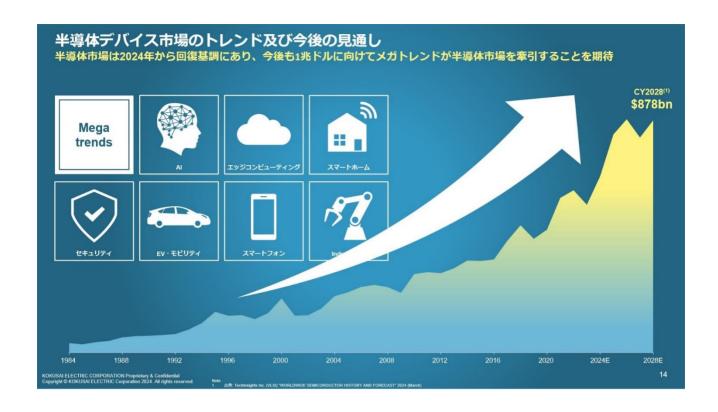


専務執行役員 CSO の塚田でございます。本日はありがとうございます。

Part 2 の冒頭に私から、市場見通しと当社の成長戦略の概要を説明させていただきます。



半導体デバイス市場の規模は、2010年の約3,000億ドルに対し、12年後の2022年には約6,100億ドルと2倍以上へ拡大しており、2023年から2028年まで年平均成長率9.5%で成長することが予想されています。また先ほどのテリーさんのプレゼンにもあったとおり、2030年頃には1兆ドルに達することが見込まれています。

半導体デバイス市場拡大の背景には、スマートフォン、パソコンなど、電子機器の需要拡大や、AI、IoT、DX などの広がりによるデータセンターの拡充、環境負荷低減への投資、いわゆる GX などの産業向け需要拡大、主要国による産業支援策などがございます。

足元の世界経済は、不透明な経済環境を受けて電子機器の需要が低調に推移し、NANDを中心に 半導体デバイスメーカーの設備投資抑制が続いています。その一方で、半導体デバイスの在庫調整 は進んでおり、メモリーデバイス単価の上昇が見られ始めたことから、2023年前半に市況が底を 打ったとの見方をしております。

2024 年後半から 2025 年にかけて、半導体デバイスの需要が本格的に回復し、2028 年に向けて技術革新の継続、加速により、再び成長基調に進んでいくものと確信しております。

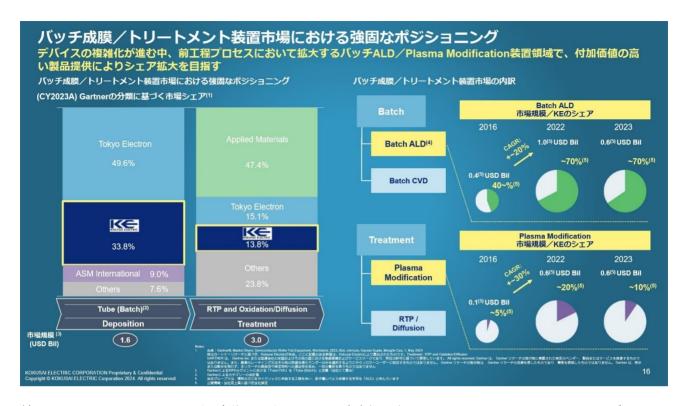


半導体製造装置市場は、2010年の約300億ドルに対し、12年後の2022年には約980億ドルと3倍以上へ拡大しており、2023年から2028年まで年平均成長率7.5%で成長すると予想されています。

足元では NAND を中心に、半導体デバイスメーカーの設備投資抑制が続いていますが、半導体デバイスの需要回復に伴って、半導体製造装置の需要も回復するものと見ております。中長期的には、半導体デバイスの複雑化、三次元化が進む中で、難易度の高い成膜と高い生産性を両立することのできる半導体製造装置へのニーズが高まると考えています。

NAND 市場は、2021 年に比べ、2023 年の規模が大きく減少していますが、2026 年には 2021 年 に近い水準まで回復し、2023 年から 2028 年までの年平均成長率は 17.0%になるものと推測されています。

DRAM 市場、Logic/Foundry 市場は、成熟ノード向けを含めて、2028 年に向けて成長基調が続き、2023 年から 2028 年までの年平均成長率は DRAM が 8.3%、Logic/Foundry は 6.3%になるものと見られております。



続いて、マーケットシェアをご説明いたします。左側はガートナーリサーチによるシェアデータです。成膜分野には主に Tube と Non-Tube のカテゴリーがあり、当社ではバッチ成膜を Tube カテゴリーに区分しております。また、トリートメントは RTP and Oxidation/Diffusion の区分で集計しております。

バッチ成膜市場は、当社と東京エレクトロンの二社による寡占市場です。2022 年に比べると、2023 年の当社シェアは 10 ポイント程度低下しております。これはバッチ成膜市場の中で、バッチLP-CVD が堅調であったのに対して、当社が注力しているバッチ ALD の市場が NAND に対する投資抑制の影響を大きく受けて縮小しており、相対的に市場規模および当社の売上が減少したことによるものです。しかしながら、右側の円グラフに示しておりますように、バッチ ALD 市場における当社のシェアは 70%を維持しており、POR はむしろ拡大傾向にあることから、NAND 市場の回復に伴い、バッチ成膜市場でのシェアは回復、増加すると見込んでおります。

トリートメント市場は、当社、Applied Materials、東京エレクトロンの三社が主なプレーヤーです。右側の円グラフにありますように、Treatment の中の Plasma Modification における当社のシェアは、2022 年に比べると 10 ポイント程度低下していますが、バッチ ALD と同様の理由であり、NAND 市場の回復に伴い、Plasma Modification のシェアも確実に回復することが想定されています。

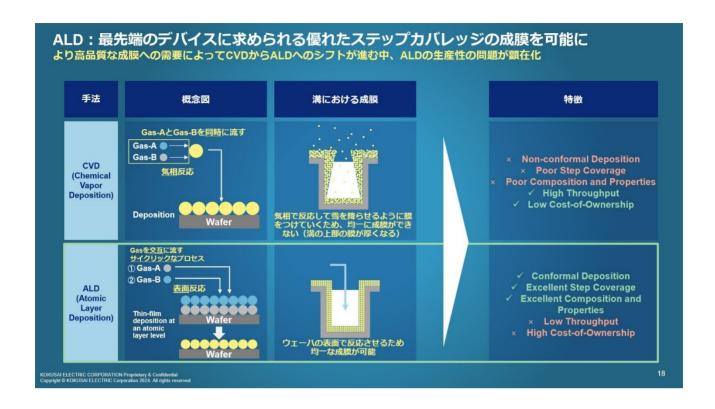


技術に関する詳細の前に、現在半導体メーカーが直面している、最も重要な課題についてご説明いたします。

それは、デバイスの複雑化を原因とする成膜プロセスの生産性の低下、すなわち経済性の悪化という問題です。

右の図が示すとおり、3D 構造になるとデバイスの構造がより深く、複雑になります。それにより成膜が必要な表面積は拡大し、ガスの移動が長くなり、成膜時間が増加し、生産性の課題が顕在化します。これは物理的な構造上の問題で、バッチ装置にとってのこの現象は追い風になります。

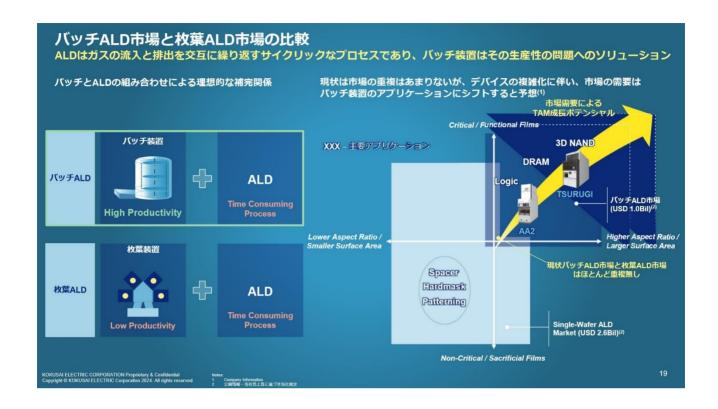
バッチ装置は生産性が高く、一度に 50~100 枚のウェーハを成膜することが可能であり、複雑な構造への成膜において、生産性の問題に対する有効なソリューションになるからです。



ここでは、CVD と ALD という二つの成膜技術の比較をしています。

両者の大きな違いは、ガスの反応が起こる場所です。ALD はガスを交互に流すサイクリックなプロセスであり、ウェーハの表面で反応が生じます。このため、良好な膜厚均一性、すなわちステップカバレッジを伴った均一な成膜が可能です。

先端デバイスにおける成膜は、優れたステップカバレッジが要件となっており、ALD は不可欠な 技術となる一方で、サイクリックプロセスゆえのスループットの低さ、ウェーハコストの増加が課 題となっています。

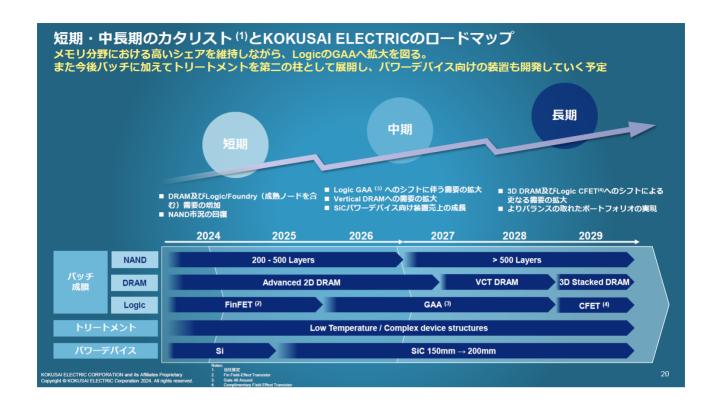


このため、生産性の高いバッチ装置と ALD の相性は良く、当社はこの組み合わせが最善の解決策と考えています。

複雑化・三次元化が進むにつれて、高アスペクト比かつ大きな表面積への成膜が求められるため、 成膜時間はより一層長くなり生産性は悪化します。このため、ALD の生産性の問題を解決するた めの合理的な解決策として、バッチ ALD が注目を集めているのです。

右側のマトリクスでは、縦軸で膜の性質・用途を、横軸で成膜エリアのアスペクト比を示しています。この図の右上の象限はより重要性の高い機能膜で、かつアスペクト比が高い成膜領域を示しています。

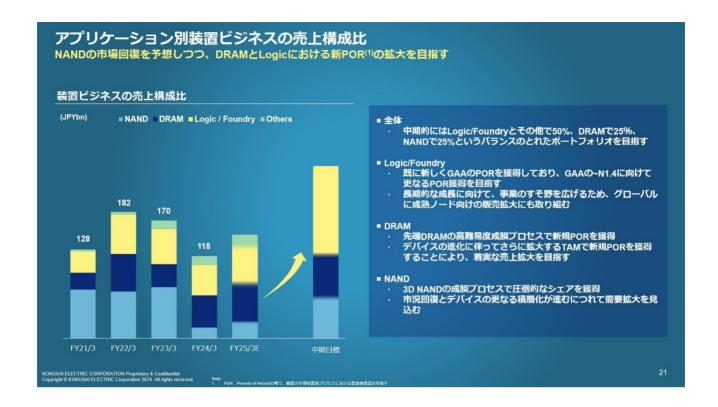
バッチと枚葉を比較すると、バッチ ALD はより右上の象限で使われており、枚葉は比較的アスペクト比の低い、加工工程の犠牲膜と呼ばれる用途で使われることが多いです。そのため、バッチと枚葉は二者択一の関係ではなく、膜の種類や用途、アスペクト比に応じてすみ分けがなされています。一方でデバイスの構造が三次元化し、複雑化していく中で、右上象限のマーケットがより拡大すると当社は考えており、これがバッチ ALD の需要拡大につながります。



こちらのページに、当社の各デバイスのロードマップと、今後の成長を支えるドライバーをまとめました。

足元では成熟ノードを含む DRAM、Logic 向けの需要増加、それに続く NAND 向けの投資回復が 売上をけん引します。特に NAND については底打ちが確認され、2025 年からの投資再開に強い期 待が持てます。

中期では、Logic GAA 世代向けの売上拡大、先端 DRAM 向けの需要増加、SiC パワーデバイス向け新製品投入による成長。そして長期では、Logic CFET や 3D DRAM へのシフトなど、大きな変局点が存在しており、それぞれでニーズに見合う製品・サービスを提供することにより、バランスのとれたポートフォリオを実現し、中長期的な成長をめざしてまいります。



こちらは、300mm 装置売上の内訳を示したものです。

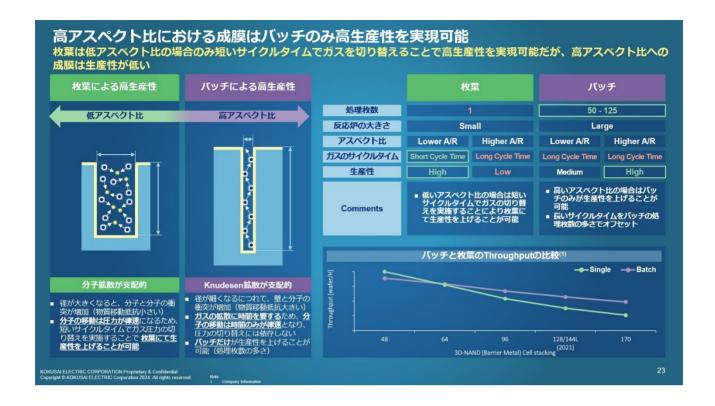
NAND 向けは、3D NAND の成膜プロセスで圧倒的シェアを獲得しています。市場回復とデバイスの多層化が進むにつれて、当社製品に対する需要が回復、拡大するものと期待しています。

DRAM 向けは、先端 DRAM の高難易度成膜プロセスで新規 POR を獲得しています。HBM 用途、 従来用途ともに先端デバイスの需要が増加していることに加え、デバイスの世代の進化に伴ってさ らに拡大する TAM で新規 POR を獲得することにより、確実な売上拡大をめざしてまいります。

Logic/Foundry 向けは、すでに POR を獲得している GAA 世代での売上拡大と、GAA 第二世代でのさらなる新規 POR の獲得に向けて、取り組んでまいります。また事業のすそ野を広げるため、グローバルに成熟ノード向けのバッチ装置の販売拡大を図ってまいります。

これらにより、中期的には Logic/Foundry とその他で 50%、DRAM で 25%、NAND で 25%のポートフォリオをめざしてまいります。

それでは、ここからデバイス別の詳細な戦略についてご説明させていただきます。



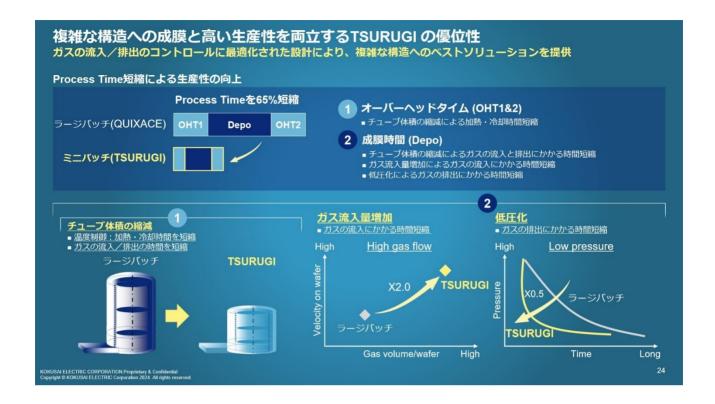
ここからは、システム開発を担当する小竹が説明します。よろしくお願いします。

まず、NAND の開発戦略についてご説明します。

3D NAND のような構造において、バッチ ALD の優位性は物理法則によって証明されています。

左側ではアスペクト比の低い溝への成膜と、深い溝への成膜における分子の動きを示しています。 アスペクト比が高い、すなわち狭くて深い溝においては、ガスの拡散に時間がかかるため、分子の 移動には時間が律速となります。その場合、枚葉ではサイクルタイムが長くならざるを得ないた め、効率性は失われて、バッチ式のみがそのデメリットを解決可能になります。

右下のグラフを見ると、3D NAND のプロセスにおいて、64 層を超えてからはバッチのスループットが枚葉を上回るようになり、枚葉とバッチの逆転が起こるのが確認できます。



次に、ここではさらにバッチ ALD の進化系である、当社ミニバッチ TSURUGI の優位性について説明します。

成膜プロセスにおいて最も重要な要素は、ガスの流入と排出を最適にコントロールすることです。 ミニバッチではチューブの体積を小さくすることで、温度、圧力制御を容易にし、ガスの流入と排 出の最適化を可能にしました。

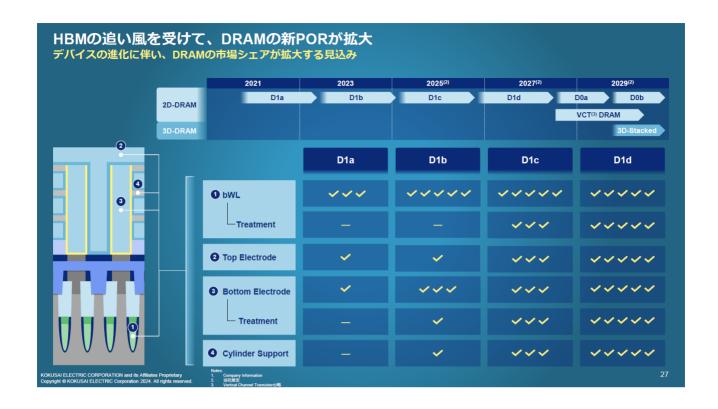
これにより、成膜時間とオーバーヘッドタイムが短縮され、成膜の反復をより速くすることを実現しています。これはサイクリックなプロセスが必要となる ALD において、非常に重要なポイントになります。



この結果として、最も複雑でアスペクト比の高い成膜が要求される 3D NAND においては、当社は 非常に高いシェアを持っております。

左側の模式図で、3D NAND の主要なプロセスを三つ示していますが、当社は現在の 200 層までの 3D NAND においては、3 つのプロセスで全ての主要顧客に採用されています。残りの 3 つのプロセスにおいても、200 層以上、さらに 500 層以上になる中で、シェアを高めていくことを期待しています。

つまり、今後、3D NAND の投資が回復していく中で、当社はすでに高いシェアを持つことから、 その恩恵を大きく受けることができ、さらに 200 層以上、そして製品の量産化が進むにつれて、 より高いシェア、大きな成長を実現できると考えています。



次に、DRAM の戦略をご説明します。

左側は模式図で、DRAM の主要なアプリケーションを記載し、右側に当社のシェアを模式的に示しています。

横軸で DRAM のデバイス進化の時間軸を示していますが、現在 DRAM に関する最大の成長分野である、HBM や D1b と呼ばれるプロセスが使われる DDR5 世代の製品では、成膜における高性能化がさらに重要となっており、当社はこの成長によって大きな恩恵を受ける立場にいます。

D1b 世代では、特に3つのアプリケーションでシェアを伸ばし、さらにトリートメントの工程も獲得できました。特にワードラインが埋込型に変更される過程で、多くの主要顧客が当社プロセスの採用を進めています。来年からは D1c に移行していく中で、さらに採用顧客の拡大、新たなPOR 獲得が見込まれています。

D1b や D1c の世代でシェアを高めている当社にとって、HBM など先端 DRAM の需要増加は、さらなる WFE 成長以上の売上増加をもたらします。さらにトリートメントも複数の新たな各工程で検討されており、採用が期待されております。これにより、より強い追い風になります。



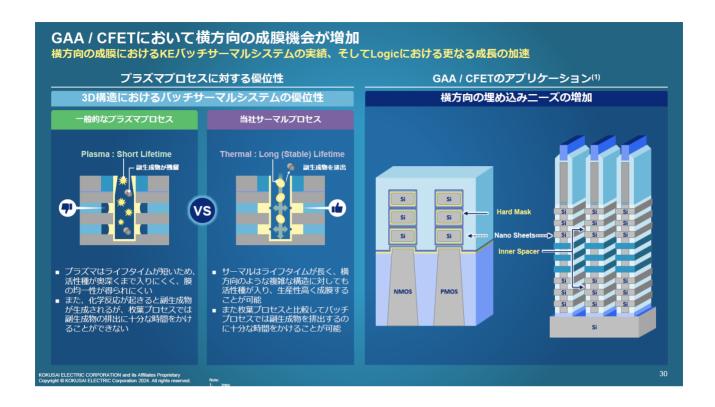
最後に、今後の DRAM の構造的な変化についてご説明します。

現在、DRAM の構造は 2D DRAM と 3D DRAM の間として、Vertical DRAM への移行が進んでいます。Vertical DRAM においては、キャパシタ周りの構造はあまり変わらないものの、ビットラインがチャネルの下に位置するような構造に変化します。この構造の変化によって、よりプロセス時間が長くなる厚膜、複雑な成膜が必要となり、当社バッチ装置に対するニーズが増加しています。

また 3D DRAM では、これまでになかった横方向の成膜や、埋込みのプロセスなどが必要となるため、当社が高いシェアを持っている 3D NAND で培った技術が、3D DRAM へも応用することができ、大きな成長が期待されています。

このように DRAM においては高性能化のニーズから、足元で HBM の強い追い風と、D1b や D1c 以降の当社のシェアが高いデバイスのニーズが高まっていることが、当社装置の大きな成長を下支えし、さらに DRAM や 3D DRAM への構造的な変化が、さらに当社装置の市場を拡大していくと考えています。

私からは以上となります。



技術を担当しております金山です。よろしくお願いします。

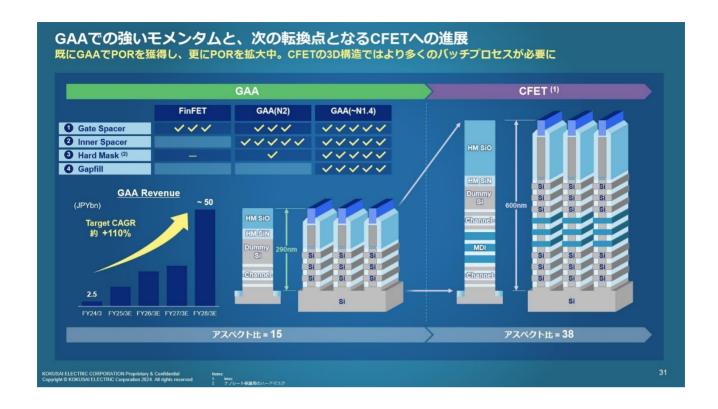
それでは次に、Logic の戦略についてご説明します。

当社のバッチ ALD はメモリ、特に NAND 向けが強く、Logic 向けは枚葉が多く使われている印象をお持ちの方が多いかもしれませんが、Logic においてもメモリと同様、デバイスの構造が FinFET から GAA、CFET に移行する中で、バッチ ALD には追い風となっています。

左側では、プラズマを使う枚葉のプロセスと、サーマルを使う当社のバッチのプロセスを比較しています。プラズマはライフタイムが短いために、ラジカルが深いところまで到達することができずに、膜の均一性を保つことが難しくなります。また、化学反応の過程でバイプロダクトが発生した際に、枚葉では十分な時間をかけてそれを除去することも困難です。一方で、サーマルはライフタイムが長いため、アスペクト比の高い構造でも長い時間をかけて膜の均一性を保つことが可能で、枚葉よりもバッチは長い時間をかけられるために、バイプロダクトを除去することも可能です。

すなわち、よりデバイスの構造が複雑になり、深いところに時間をかけて成膜をする必要が高まる中で、プラズマを使った枚葉よりも、サーマルを使ったバッチのほうが物理的なメリットが高まります。

右側には Logic の模式図を示していますが、デバイスの複雑化により、横方向の成膜のニーズが高まり、Hard Mask、Inner Spacer などの新たなプロセスが生まれています。



このようなトレンドの中、当社のバッチ ALD は GAA 関連で順調にシェアを伸ばしてきました。

GAA の第一世代において、Inner Spacer は全ての主要顧客で POR を獲得し、Hard Mask においても主要顧客の一つから、新規に POR を獲得しました。

これが GAA の第二世代になると、Gate Spacer、Hard Mask でも同様に、さらにシェアを高めることが期待されるとともに、Gapfill の新工程でも POR 獲得を見込んでいます。結果として、GAA 関連の売上高は今後 4、5年で、年平均成長率 100%以上で成長することを見込んでいます。

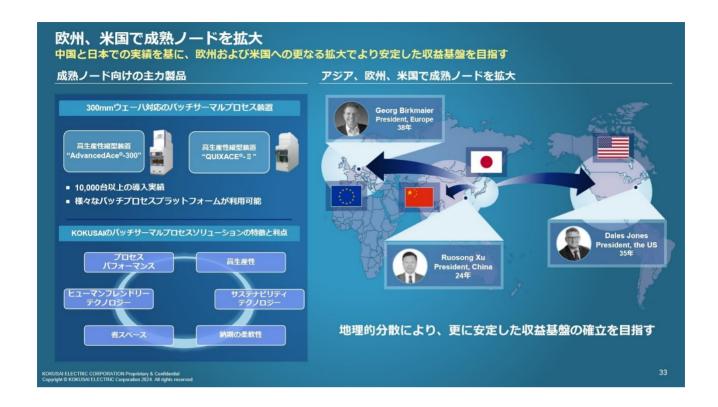
さらにそれが CFET になると、アスペクト比が一層高まり、バッチ ALD のニーズはより増加します。現在、当社は IMEC と共同で CFET を中心に先行した開発を進めており、業界からもバッチ ALD への関心が高まっていることを感じております。

Silicon InterposerにおけるPORの獲得 最先端のDRAMやLogicに加えて、当社グループのバッチALDはSilicon Interposerまで拡大	
Deep Trench Capacitor in Si Interposer	
HBM DRAM DIE HBM DRAM DIE HBM DRAM DIE Logic Die PHY PHY GPU / CPU / Soc Die Interposer Package Substrate Interposer Interposer TSV W< 4µm Thirmed DTC Substrate Si Interpos	
KOKUSAI ELECTRIC CORPORATION Proprietury & Confidential Copyright © KOKUSAI ELECTRIC Corporation 2024 All rights reserved. 1. S. Felx et al. Water Level Stacking of High Density Capacitons to Enhance the Performance of a Large Malifore Processor for Machine Learning Applications, ISSCC2023	32

また、先ほどの DRAM のセクションで、HBM の拡大による当社装置の恩恵を説明しましたが、当社の装置は AI GPU や、チップレット化によるアドバンスドパッケージの恩恵も受けています。

このページでは、HBM や AI GPU の、いわゆるチップレットのパッケージングの模式図を示していますが、この中での Silicon Interposer 内の深い溝のキャパシタ周りに、当社の成膜装置が採用されています。

現時点では、まだ Interposer 内の限定的な用途における成膜装置の採用ではありますが、アドバンスドパッケージの追い風を今後受ける領域であり、関連する装置の売上は今後も成長していくことを期待しています。

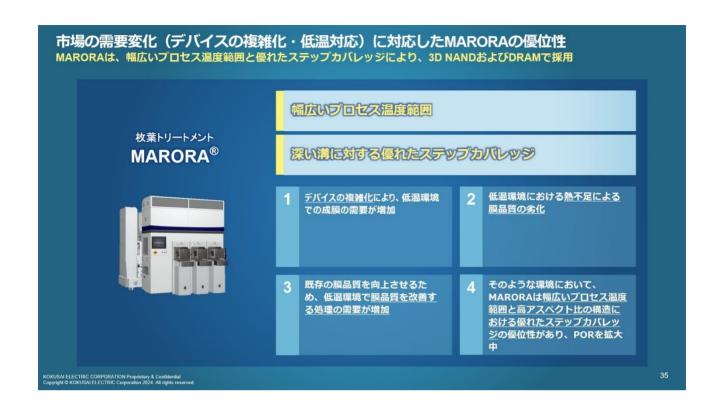


先端の Logic における成長のみならず、成熟ノードの Logic でも拡販をねらっています。

これまで当社は先端プロセスにおいては、シェアは高かったものの、成熟ノードにおいては他社の 後塵を拝していました。しかし、安定した成熟ノードの売上を拡大することは、当社インストール ベースのすそ野を広げることにつながるため、現在巻き返しを図っています。

成熟ノードでは、コンベンショナルなプロセスが多いため、生産性や省エネ技術など、先端ノードで培ったノウハウを活用することで、他社と差別化を図っています。

日本やアジアでは、これまでも成熟ノード向けの装置も売れておりましたが、現在は欧州、米国、中国でも強固なマネジメントチームを構成し、シェアの拡大を図っています。ここまで引き合いは強く、すでにいくつかの評価機の導入予定も決まっており、来年度にはその成果が出てくると考えております。



最後に、トリートメントについてご説明します。

バッチ ALD に次ぐ第二の柱であるトリートメント装置は、低温環境における成膜のニーズや、デバイスの複雑化の追い風を受けて、成長を続けています。

複雑な工程においては低温下で成膜をするニーズがあり、一方で低温での成膜によって膜の性能が不十分になることがあります。当社トリートメント装置である MARORA は、広い温度帯で活用可能であり、膜質を改善し、ステップカバレッジをさらに高めることが可能です。



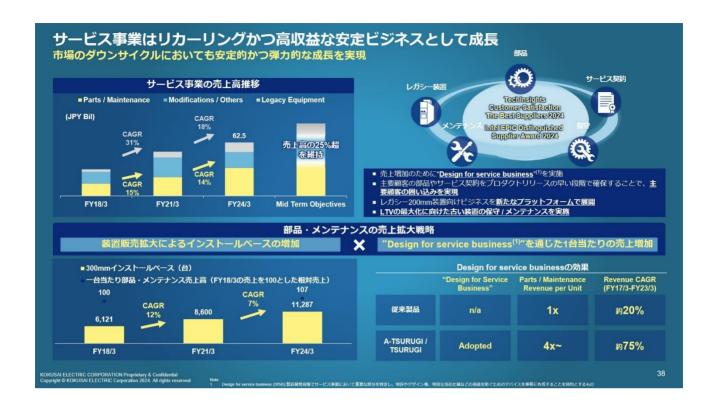
これまで、トリートメントは 3D NAND での採用が主であり、複数の顧客から採用され、特に NAND の投資が活発なタイミングでは、高い売上貢献がありました。

現在は DRAM への採用が進んでおり、先ほど DRAM のページでもご説明しましたとおり、すでに主要な顧客からはバッチ ALD とトリートメントの組み合わせによって、HBM 関連の DRAM にも採用されています。DRAM では、ほかの主要顧客からの POR も近く見込んでおり、それらもHBM 関連への活躍が期待されています。

結果として、右側にあるように、今後 NAND の市況が回復し、また DRAM への採用が進む中で、トリートメント装置は年平均成長率 50%超での成長を見込んでおります。

Logic への採用はもう少し時間がかかると見ていますが、複数の主要顧客において評価が進んでおり、こちらもチャンスは大きいと考えております。

装置のご説明は以上です。次に、サービスについてご説明します。



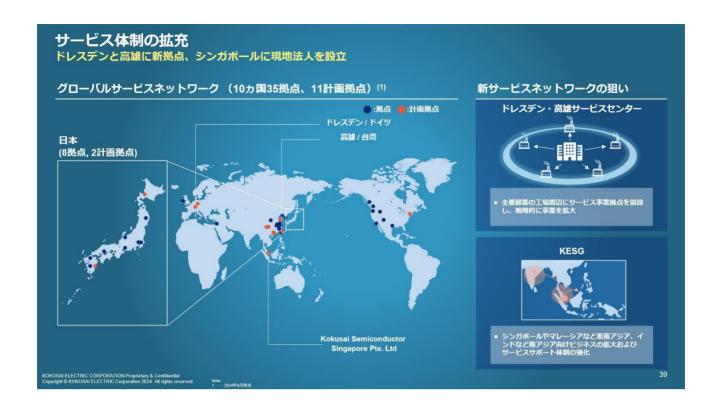
サービス、フィールドエンジニアリング、グループガバナンスを担当しております、山峯です。 サービス戦略について説明します。

当社の重要な成長ドライバーであるサービス事業は、市況変化に左右されずに順調に売上を拡大しており、当社業績の安定したベースとなっております。

左上のグラフのように、パーツ・メンテナンスの売上は、市況が変動する中においても、安定的な売上成長を実現しています。当社の提供するサービスは、お客様から非常に高く評価されており、 今後も安定したサービス売上が継続すると自負しております。

当社のサービス事業は、インストールベースの増加と、1 台当たりのサービス売上増加のかけ算を 通じた成長をめざしております。

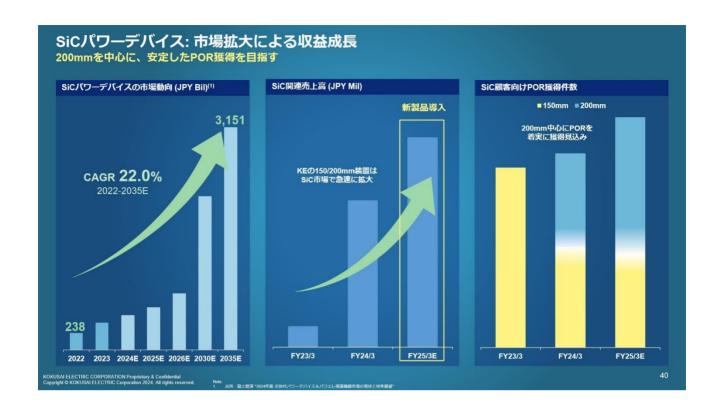
左下のグラフのように、インストールベースは順調に増加しており、またユニット当たりのパーツ・メンテナンス売上も増加しています。右下にあるように、先端の装置においては1台当たりのサービス売上が4倍程度となり、先端装置が売れるほど、より大きなサービス売上が期待できます。



サービス拠点は世界中にかまえており、特に最近は地政学的な動きの中で、半導体サプライチェーンのローカル化が進む中、新規の拠点拡大も積極的に進めています。

ドイツのドレスデン、台湾の高雄、北海道のように、ファブの建設が進む地域に拠点を新設し、さらなるサービスビジネス拡大をめざします。

また最近では、シンガポールの拠点を従来の支店ではなく、子会社として立ち上げ、東南アジアやインドなど、さらなる成長に備えております。



サービス事業には、150mm や 200mm 装置の販売も含まれており、その中では SiC パワーデバイス向けの装置が高い成長を実現しています。

足元では、コンベンショナルプロセスの装置販売が拡大しており、昨年度から今年度にかけて、 SiC パワーデバイス向けで、売上は 5 億円から 40 億円程度に成長が見込まれています。来年度は 先端プロセス向けの高温アニール装置の販売を予定しており、さらに売上に貢献する見込みです。

右側のチャートにあるように、SiC 顧客向けに POR を順調に積み上げており、 $150 \, \text{mm}$ からさらに $200 \, \text{mm}$ の新規 POR を獲得できております。



当社の SiC パワーデバイス向け装置の強みを、こちらで示しています。

まず当社装置の強みは、先端のサーマル技術で培ったノウハウを武器に、VERTEX Revolution という共通のプラットフォームを使いながら、ほとんど全てのプロセスに対応できることが強みです。それによって、お客様にとってメンテナンスの工数を省いたり、在庫効率を上げたり、生産性の向上を実現することが、当社の装置が選ばれる理由です。また SiC のウェーハは、シリコンウェーハと比べて非常に高価であり、当社の装置が提供するウェーハを保護する仕組みも好評をいただいています。

さらなる成長としては、高温でのアニール装置を来年度から量産、販売を見込んでおり、ALD 技術で先端プロセス向け装置の販売を拡大することで、さらなる成長を実現していく予定です。



生産と調達を担当しております、山田でございます。

ここから、生産体制と調達活動のグローバルオペレーションについて、ご説明いたします。

最初に、グローバル生産能力の拡大計画のスライドになります。

当社は現在、日本の富山事業所の生産を主とし、韓国の天安工場を加えた二拠点での生産活動を行っております。

今後においてはこれまでご説明のとおり、WFE 市場の成長に先立ち、生産の拡大のため、同じ富山県砺波市に、新たに生産を主とする新事業所の建設を進めております。

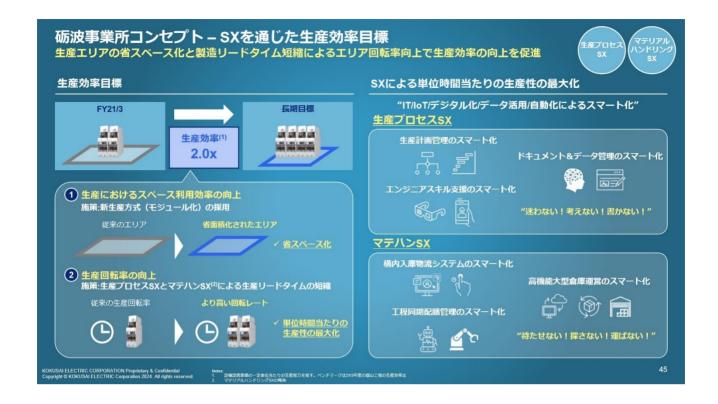
本事業所が稼働しますと、この右上のグラフに示しますように、2021年3月期比で2026年3月期にはグローバル全体で約2倍の生産能力となる予定でございます。また本生産拡大計画は、WFE市場の中長期成長を十分に許容できるものと考えております。



こちらのスライドは、砺波事業所の概要と、スマート化のコンセプトを示したページになります。 概要としましては、すでにアナウンスしておりますが、敷地 4 万平米、地上 3 階建て、約 240 億

円の投資となります。現在、建設、および稼働計画は順調に進んでおり、10月の稼働を予定しております。

この新事業所ではスマートファクトリー化を図り、生産能力に加え、生産効率も 2 倍以上をめざすため、プロジェクトコンセプトに SFX200 を掲げ、活動を進めております。これらの実現のために、生産プロセス、マテハン、設備管理のスマート化などを計画的に進めていく予定でございます。また環境に配慮した再エネ 100%稼動、および災害に備えた BCP 機能も準備しております。



こちらのスライドは、生産効率向上への取り組みイメージを簡単に示したものです。

生産効率 2 倍へ上げるため、以下の二つの取り組みを進めてまいります。

一つ目は、生産スペースの効率的運用、省スペース化を目的とした新しい生産方式、モジュール化 生産方式を導入します。

二つ目は生産エリアの回転率を上げるため、生産プロセスと工程を同期した物を運ぶマテリアルハンドリングのスマート化を行い、工程、工期、リードタイムの短縮を図ります。

これらのスマート化は、IT、IoT、デジタル化、データ活用、自動化など、先端技術の計画的な導入を進め、行ってまいります。



こちらのスライドは、新事業所の環境への配慮と、災害時の事業継続 BCP に関しての紹介となります。

事業所の稼働する電力エネルギーは、全て再生エネルギーにより稼働させます。左上のイメージ図にありますが、屋上に加え、駐車場に新たに採用した太陽光発電が特徴となります。また、発電したエネルギーを効率的に管理するエネルギー管理システム EMS も導入し、省エネへのスマート化も併せて行ってまいります。

そのほか、災害時を想定した BCP 機能として、建屋全体を免震設備に載せ、河川氾濫、洪水を想定し、建屋地盤を 2 メートルかさ上げしております。また停電に備えた蓄電池システムの導入や、断水に備えたリサイクルシステム、循環システムも加え、安心、安全かつ安定した生産活動を可能とする計画です。

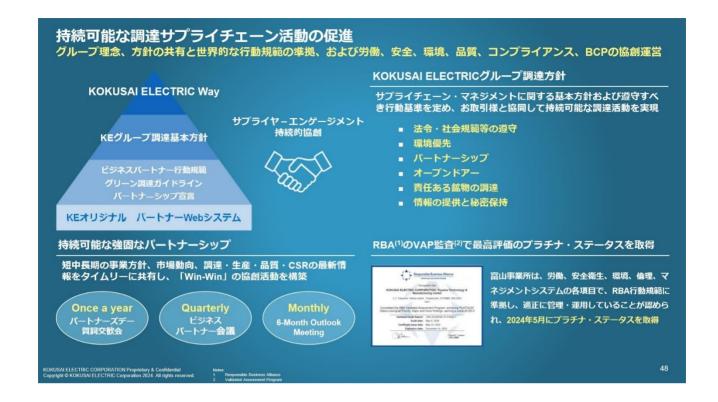


こちらのスライドから、調達活動に関して紹介をいたします。

本スライドでは、WFE 市場の成長へ柔軟に対応するための、調達活動の取り組みを紹介しております。

強固な調達体制を構築するため、市場の短期、中期、長期のデマンドの変化を想定した調達品目別、ビジネス別に戦略を立体的キューブに整理します。その整理をもとに、調達品目課題をポートフォリオ管理にまとめ、サプライチェーン、各パートナー様と協働での対策となるパートナリング施策の活動を進めております。

本活動により、今後の調達規模の拡大、安定確保・コスト競争力への対応を実現してまいります。



こちらのスライドは、持続可能なサプライチェーンの活動を紹介しております。

当社グループ理念、方針の共有と世界的な行動規範への準拠、また労働、安全、環境、品質、コンプライアンス、BCP の協創運営を目的とし、体系化した当社理念、方針、ガイドラインなどを独自のサプライヤ WEB システムで共有を行っております。さらにビジネスパートナーとの年、四半期、マンスリーと定期的な対話の機会を設定し、迅速かつ透明なエンゲージメントの強化も進めております。

そのほか、サプライチェーンを通した CSR へのポジティブな効果を期待される RBA の活動においては、当社は今年 5 月の VAP 監査において、最も高い評価のプラチナステータスをいただいております。

以上が生産および調達の取り組みのご説明となります。

	FY2024/3 \$100 Bil (CY2023) ⁽²⁾	中期事業目標
前提としたWFE市場規模		> \$120 Bil
-収益	JPY 181 Bil	> JPY 330 Bil
装置ビジネス も上比率	65%	~ 75%
ナービスビジネス たとし としゅう しゅうしゅう しゅうしゅう しゅうしゅ しゅうしゅ しゅうしゅ しゅうしゅ しゅうしゅう しゅうしゃく しゅうしゅう しゅう	35%	> 25%
隆後営業利益率 ®	20.9%	> 30%
記開発費 対売上収益比率)	7.0%	> 6%
E(参考)	15.7%	> 25%
C (参考)	10.1%	> 23%

経理、財務を担当しております、河上でございます。

最後に、財務数値についてご説明いたします。50ページは、中期事業目標をまとめたものです。

WFE は今後 3、4 年で 1,200 億ドル以上になると見ており、当社は売上収益 3,300 億円以上、調整 後営業利益率 30%以上をめざします。

昨年9月に発表しました中長期目標では、WFE1,100億ドルから1,200億ドルを前提として、売上収益3,000億円から3,300億円、調整後営業利益率28%から30%をめざすとしておりました。したがいまして、今回の中期目標は時間軸をそのままに、従来目標の上限以上をめざす内容となっております。

ご参考までに、当社では資本コストを意識しながら、中長期的な視点で資本収益性を向上させるため、ROE および ROIC の目標を設定しております。2024年3月期の加重平均資本コスト、WACC は9%から10%と認識しており、その2倍以上となるROE25%以上、ROIC23%以上を中期事業目標としております。

キャピタルアロケーションの方針

成長投資と株主還元強化の両立を目指す

一時的な大型設備投資完了後、CAPEXは定常的な水準に落ち着く

- ■着実な成長を可能とする生産能力及び開発能力拡大のため、CAPEXを従来の年間20-30億円から 年間40-60億円に増加
- ■富山での新工場建設及び韓国でのローカルデモルーム拡大のための一時的な大型設備投資はFY25/3に完了見込み

関連技術における選択的なM&A

■独自の技術やキーとなる重要材料・部品について、高いシナジーが実現される関連領域においてのみ M&Aを選択的に推進

株主還元の強化

- ■国内外の同業他社と同水準の連結配当性向20-30%
- ■ネットキャッシュ⁽¹⁾達成後、**有利子負債分割償還後フリー・キャッシュ・フロー**⁽²⁾**の70%程度**に相当する 金額を**機動的な自己株式取得**及び配当に充当することを目指す
- ■配当と自己株式取得を合わせた総還元性向は、中期事業目標達成時に<u>約50%</u>を見込む

KOKUSAI ELECTRIC CORPORATION Proprietary & Confidential

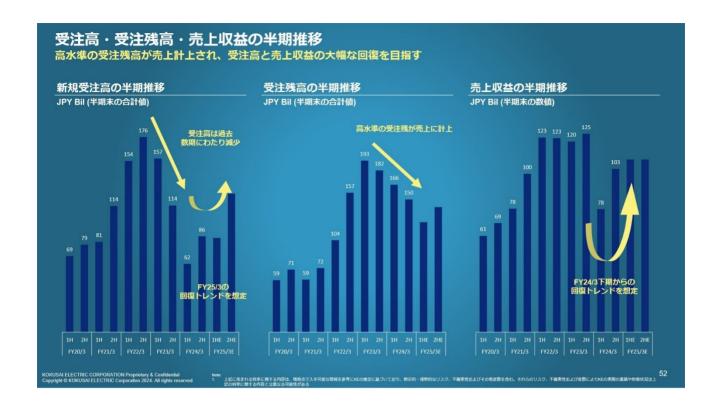
・ カッドキッシュ・場合が現金日報等・再47分長 2 申封7台内が日常まり - キャッシュ・プロー・単独式製造によるキャッシュ・プロー・ド発送製造によるキャッシュ・プロー・再封7台内が発売業務 3 起記合まれる研究に関する内部は、規則者で入去可能が開発を考した生の地変に基づいており、明定的・機能的はリスク、不需要性点よびその他変数を含む。それらのリスク、不需要性点よび変数により1年の実際の実施や特徴状況は、 2の対象に関する内部には認らな同様がある。

51ページでは、キャピタルアロケーションの方針をまとめております。

従来と同様、当社の最優先事項は成長投資です。富山県での新工場建設や韓国でのデモルーム拡張など、大型設備投資を除く経常的な設備投資は、年間 40~60 億円を見込んでおります。

M&A を含む戦略的提携も、大きなシナジーが見込める分野を中心に検討してまいります。

株主還元は従来どおり、調整後当期利益をベースに配当性向 20~30%を予定しており、加えてネットキャッシュがプラスに転換した後は、有利子負債返済後フリー・キャッシュ・フローの約70%をめどに株主還元を行うべく、柔軟に自己株式取得を検討してまいります。配当と自己株式取得を合わせた総還元性向は、中期目標達成時には約50%となる見込みです。



52ページは受注高・受注残高・売上収益の推移です。

当社では受注高について、期をまたぐ長納期案件と同一四半期内で売上を計上される短納期案件が 混在し、またその構成比も四半期ごとに異なることから、必ずしも売上収益の先行指標とはなりません。そのため、四半期単位での開示は控えておりますが、ここでは大きなトレンドの変化をご理解いただくために、半期ごとの受注高・受注残高の推移を示しております。

2022 年 3 月期のサプライチェーンの混乱によって増加していた長納期案件の受注は落ち着き、 2023 年 3 月期後半からの需要の低下も、2024 年 3 月期上期で底を打ちました。2024 年 3 月期下期には回復基調に転換し、2025 年 3 月期下期には力強い受注回復を予想しております。

受注残高は、長納期案件の売上への転換が進んでおります。2024年3月期末の受注残高、約1,500億円のうち、9割が2025年3月期の売上に転換し、平常化する見込みです。

売上収益も、通期決算説明会でご説明したとおり、2024年3月期上期に底を打ち、2024年3月期 下期から回復基調が続いております。今年度の下期には、グローバルに先端デバイスの量産が回復 し始めると見ております。

53ページ以降は、主な財務指標の推移です。説明は割愛させていただきます。

ご清聴、ありがとうございました。